Document made available under the Patent Cooperation Treaty (PCT)

International application number: PCT/JP05/003006

International filing date: 24 February 2005 (24.02.2005)

Document type: Certified copy of priority document

Document details: Country/Office: JP

Number: 2004-055250

Filing date: 27 February 2004 (27.02.2004)

Date of receipt at the International Bureau: 12 May 2005 (12.05.2005)

Remark: Priority document submitted or transmitted to the International Bureau in

compliance with Rule 17.1(a) or (b)



日本国特許庁 JAPAN PATENT OFFICE

08. 3. 2005

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 Date of Application:

2004年 2月27日

出 願 番 号 Application Number: 特願2004-055250

パリ条約による外国への出願 に用いる優先権の主張の基礎 となる出願の国コードと出願 番号

J P 2 0 0 4 - 0 5 5 2 5 0

The country code and number of your priority application, to be used for filing abroad under the Paris Convention, is

富士電機システムズ株式会社

出 願
Applicant(s):

特.

特許庁長官 Commissioner, Japan Patent Office 2005年 4月19日





ページ: 1/E

【書類名】 特許願 【整理番号】 04P00094

 【提出日】
 平成16年 2月27日

 【あて先】
 特許庁長官殿

 【国際特許分類】
 G01F 1/66

【発明者】

【住所又は居所】 神奈川県横須賀市長坂二丁目2番1号 富士電機アドバンストテ

クノロジー株式会社内

【氏名】 萩原 幸治

【発明者】

【住所又は居所】 東京都千代田区三番町6番地17 富士電機システムズ株式会社

内

【氏名】 山本 俊広

【発明者】

【住所又は居所】 東京都千代田区三番町6番地17 富士電機システムズ株式会社

内

【氏名】 矢尾 博信

【特許出願人】

【識別番号】 591083244

【氏名又は名称】 富士電機システムズ株式会社

【代理人】

【識別番号】 100074099

【住所又は居所】 東京都千代田区二番町8番地20 二番町ビル3F

【弁理士】

【氏名又は名称】 大菅 義之 【電話番号】 03-3238-0031

【手数料の表示】

【予納台帳番号】 012542 【納付金額】 21,000円

【提出物件の目録】

【物件名】 特許請求の範囲 1

 【物件名】
 明細書 1

 【物件名】
 図面 1

 【物件名】
 要約書 1

 【包括委任状番号】
 0318994

【書類名】特許請求の範囲

【請求項1】

伝搬時間差方式の流量計測に必要な少なくとも1対の電気/超音波トランスデューサと

少なくとも前記1対の電気/超音波トランスデューサにパルスドップラ方式の流量計測と伝搬時間差方式の流量計測とに必要なパルス信号を与えるハードウェア手段と、

前記1対の電気/超音波トランスデューサを含む任意のトランスデューサから得られる 受信信号からドップラ周波数を検出する検出回路と、

前記1対のトランスデューサにより上流から下流への超音波パルス送信で得た第1の受信信号と下流から上流への超音波パルス送信で得た第2の受信信号とを増幅し、アナログ /デジタル変換を行う変換回路と、

検出された前記ドップラ周波数からパルスドップラ方式により流量を算出し、かつ前記変換回路の出力から伝搬時間差方式により流量を算出する制御手段とを備えることにより、パルスドップラ方式の流量計測と伝搬時間差方式の流量計測とを同時並列的に行うことができることを特徴とする超音波流量計。

【請求項2】

パルスドップラ方式の流量計測専用の第2の電気/超音波トランスデューサをさらに備え、

前記ハードウェア手段は、前記1対の電気/超音波トランスデューサと前記第2の電気 /超音波トランスデューサの両方に送信パルス信号を与え、

前記検出回路は、前記第2の電気/超音波トランスデューサから得られる受信信号から前記ドップラ周波数を検出することを特徴とする請求項1記載の超音波流量計。

【請求項3】

前記の少なくとも1対の電気/超音波トランスデューサは1対のみであり、

前記ハードウェア手段のパルスドップラ方式用のパルス信号出力および前記変換手段の 入力と前記1対のみの電気/超音波トランスデューサの一方のトランスデューサとの間に 挿入され、パルスドップラ方式の計測期間のみ回路を接続するスイッチ手段をさらに備え

前記検出回路は、前記一方のトランスデューサから出力された超音波パルスのエコーである受信信号から前記ドップラ周波数を検出することを特徴とする請求項1記載の超音波流量計。

【請求項4】

前記制御手段と前記ハードウェア手段とは、連携して、外部からのコマンドまたは信号に応じて、パルスドップラ方式、伝搬時間差方式、および両方式同時の流量計測モードを切り替えることを特徴とする請求項3記載の超音波流量計。

【請求項5】

伝搬時間差方式の流量計測に必要な少なくとも1対の電気/超音波トランスデューサと

前記1対の電気/超音波トランスデューサに伝搬時間差方式の流量計測に必要なパルス 信号を与え、前記1対の電気/超音波トランスデューサの一方にパルスドップラ方式の流 量計測に必要なパルス信号を生成出力するパルス生成手段と、

前記1対の電気/超音波トランスデューサを含む任意の1つのトランスデューサを用いて、パルスドップラ方式の流量計算に必要なドップラ周波数を検出する検出回路と、

以上の資源により、上流から下流への超音波パルス送信により得た第1の受信信号と下流から上流への超音波パルス送信により得た第2の受信信号との増幅およびアナログ/デジタル変換を可能とする切り替え手段と、

前記の検出されたドップラ周波数からパルスドップラ方式により流量を算出し、かつ前記アナログ/デジタル変換の結果から伝搬時間差方式により流量を算出する制御手段とを備えることにより、パルスドップラ方式の流量計測と伝搬時間差方式の流量計測とを切り替えて実施することができることを特徴とする超音波流量計。

【請求項6】

前記検出回路が、その前方の段に増幅器を備え、かつ後方の段に実部データおよび虚部 データをそれぞれ処理する1対のアナログ/デジタル変換器を備え、

前記切り替え手段が、前記1対のアナログ/デジタル変換器の直前に挿入され、パルス ドップラ方式の計測期間のみ回路を接続し、伝搬時間差方式の計測期間は、前記増幅器の 出力を前記1対のアナログ/デジタル変換器の一方の入力に接続する1対の2択スイッチ 手段を含み、

共通端子が前記パルス生成手段の出力端子および前記検出回路の入力端子に接続され、 1対の接点が前記1対の電気/超音波トランスデューサにそれぞれ接続された第2のスイ ッチ手段をさらに備え、

前記切り替え手段は、前記1対のスイッチ手段および前記第2の2択スイッチ手段の切 り替え制御を行い、パルスドップラ方式の計測期間中は、前記増幅器の入力を前記一方の トランスデューサに接続し、伝搬時間差方式の計測期間は伝搬時間差方式の計測アルゴリ ズムに従って第2のスイッチ手段を切り替えることを特徴とする請求項5記載の超音波流 量計。

【請求項7】

前記の少なくとも1対の電気/超音波トランスデューサは、複数対のトランスデューサ であり、

第2のスイッチ手段は、前記複数の2倍の接点を有する択一スイッチであり、前記複数 の2倍の接点は、前記複数対のトランスデューサに1対1に接続され、

前記切り替え手段は、前記複数対のトランスデューサの各対にパルスドップラ方式の計 測期間と伝搬時間差方式の計測期間とを割り当て、前記各対に対して、パルスドップラ方 式の計測期間中は、前記増幅器の入力が当該トランスデューサ対の一方に接続され、伝搬 時間差方式の計測期間は前記増幅器と当該トランスデューサ対とが伝搬時間差方式の計測 アルゴリズムに従って接続されるように第2のスイッチ手段を切り替えることを特徴とす る請求項6記載の超音波流量計。

【請求項8】

前記制御手段および前記切り替え手段は、連携して、外部からのコマンドまたは信号に 応じて、パルスドップラ方式、伝搬時間差方式、および両方式同時の流量計測モードを切 り替えることを特徴とする請求項5乃至7の何れか一項に記載の超音波流量計。

【書類名】明細書

【発明の名称】パルスドップラ方式と伝搬時間差方式の両方の流量計測が可能な超音波流量計

【技術分野】

[0001]

本発明は、測定対象の流体に超音波を照射して流体の流量を計測する超音波流量計に関する。

【背景技術】

[0002]

超音波による流量計測方式としては、パルスドップラ方式と伝播時間差方式とがよく知られている。

パルスドップラ方式の流量計測は、測定対象となる流体に超音波パルスを照射し、流体中に混在する気泡などの異物によって反射された超音波エコー波の周波数が、流速に比例した大きさだけ変化するドップラシフトの原理を応用したものである。この方式は、伝播時間差方式と比較して、精度が高く高速応答が可能で、かつ耐気泡性に優れており、さらに計測線を複数設けることで偏流でも高精度な計測が可能となる特徴がある。しかし、その反面、不純物が少ない流体では計測ができなくなり、計測可能な流速範囲に制約があるとう問題がある。また、パルスドップラ方式では、1つのトランスデューサで内径の測定線全体が測定可能であるが、送信パルスの残響などの影響により、トランスデューサに近接する内径から配管中心部までの計測精度が低下するため、これに対する対策として配管中心部からトランスデューサの反対側の壁までの部分の流量を計測し、これを2倍して管内全体の流量とする方法がある。しかし、この方法では、偏流の場合に、計測精度が著しく低下するという問題があった。

[0003]

一方、伝播時間差方式は、一対の送受信一体型トランスデューサを用いて、上流側から下流側への超音波伝播時間と下流側から上流側への超音波伝播時間とを比較して、流速および流量を算出する方法である。この方式では、パルスドップラ方式と比較して、不純物の少ない液体や純水の流量を計測するのに適し、計測可能な流速範囲が広いという特徴がある。

[0004]

従来の超音波流量計は、パルスドップラ方式か伝播時間差方式の何れか一方の方式で計 測を行なっていた。

【発明の開示】

【発明が解決しようとする課題】

[0005]

以上のように、上記2つの方式には一長一短があるので、従来のように一方の方式による超音波流量計では、計測対象の流体の速度分布や気泡量などの状況により、計測精度が低下したり、最悪の場合、測定できなくなったりすることもある。

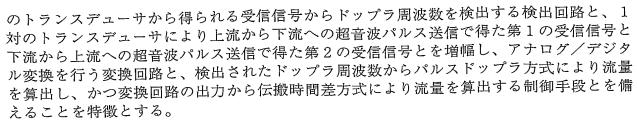
[0006]

したがって、本発明は、計測対象の流体の速度分布や気泡量などの状況に応じて両方式を切り替えることにより流速の広い範囲にわたり高精度の流量計測を可能とする流量計測方法および装置を提供することを目的とする。

【課題を解決するための手段】

[0007]

本発明は、一面において、パルスドップラ方式の流量計測と伝搬時間差方式の流量計測とを同時並列的に行うことができる超音波流量計を与える。本超音波流量計は、伝搬時間差方式の流量計測に必要な少なくとも1対の電気/超音波トランスデューサと、少なくとも1対の電気/超音波トランスデューサにパルスドップラ方式の流量計測と伝搬時間差方式の流量計測とに必要なパルス信号を与えるハードウェア手段(例えば、送受信タイミング制御部とパルス発生器からなる)と、1対の電気/超音波トランスデューサを含む任意



[0008]

第1の実施形態では、パルスドップラ方式の流量計測専用の第2の電気/超音波トランスデューサをさらに備え、ハードウェア手段は、1対の電気/超音波トランスデューサと第2の電気/超音波トランスデューサの両方に送信パルス信号を与え、検出回路は、第2の電気/超音波トランスデューサから得られる受信信号からドップラ周波数を検出する。

[0009]

第2の実施形態では、前記の少なくとも1対の電気/超音波トランスデューサは1対のみであり、 ハードウェア手段のパルスドップラ方式用のパルス信号出力および変換手段の入力と1対のみの電気/超音波トランスデューサの一方のトランスデューサとの間に挿入され、パルスドップラ方式の計測期間のみ回路を接続するスイッチ手段をさらに備え、検出回路は、一方のトランスデューサから出力された超音波パルスのエコーである受信信号からドップラ周波数を検出する。

[0010]

制御手段およびハードウェア手段は、連携して、外部からのコマンドまたは信号に応じて、パルスドップラ方式、伝搬時間差方式、および両方式同時の流量計測モードを切り替えてもよい。

$[0\ 0\ 1\ 1]$

本発明は、別の面において、パルスドップラ方式の流量計測と伝搬時間差方式の流量計測とを切り替えて実施することができる超音波流量計を与える。本超音波流量計は、伝搬時間差方式の流量計測に必要な少なくとも1対の電気/超音波トランスデューサと、唯一の出力端子を備え、この出力端子から、1対の電気/超音波トランスデューサに伝搬時間差方式の流量計測に必要なパルス信号を与え、1対の電気/超音波トランスデューサのと、1対の電気/超音波トランスデューサを含む任意の1つのトランスデューサを用いて、パルスドップラ方式の流量計算に必要なパルス信号を生成出力するパルス生成手段と、パルスドップラ方式の流量計算に必要なドップラ周波数を検出する検出回路と、以上の変により、上流から下流への超音波パルス送信により得た第2の受信信号との増幅およびアナログ/デジタル変換を可能とする切り替え手段(=送受信タイミング制御部)と、検出されたドップラ周波数からパルスドップラ方式により流量を算出し、かつアナログ/デジタル変換の結果から伝搬時間差方式により流量を算出する制御手段とを備えることを特徴とする。

[0012]

第3の実施形態では、検出回路が、その前方の段に増幅器を備え、かつ後方の段に実部データおよび虚部データをそれぞれ処理する1対のアナログ/デジタル変換器を備え、切り替え手段が、1対のアナログ/デジタル変換器の直前に挿入され、パルスドップラ方式の計測期間のみ回路を接続し、伝搬時間差方式の計測期間は、増幅器の出力を1対のアナログ/デジタル変換器の一方の入力に接続する1対の2択スイッチ手段を含み、共通端子がハードウェア手段の前記唯一の出力端子および変換手段の入力端子に接続され、1対の接点が1対のみの電気/超音波トランスデューサのそれぞれ接続された第2のスイッチ手段をさらに備え、切り替え手段は、1対のスイッチ手段および第2の2択スイッチ手段の切り替え制御を行い、パルスドップラ方式の計測期間中は、増幅器の入力を前記一方のトランスデューサに接続し、伝搬時間差方式の計測期間は伝搬時間差方式の計測アルゴリズムに従って第2のスイッチ手段を切り替える。

[0013]

第4の実施形態では、前記の少なくとも1対の電気/超音波トランスデューサは、複数 出証特2005-3035355 対のトランスデューサであり、第2のスイッチ手段は、前記複数の2倍の接点を有する択ースイッチであり、前記複数の2倍の接点は、前記複数対のトランスデューサに1対1に接続され、切り替え手段は、前記複数対のトランスデューサの各対にパルスドップラ方式の計測期間と伝搬時間差方式の計測期間とを割り当て、各対に対して、パルスドップラ方式の計測期間中は、増幅器の入力が当該トランスデューサ対の一方に接続され、伝搬時間差方式の計測期間は増幅器と当該トランスデューサ対とが伝搬時間差方式の計測アルゴリズムに従って接続されるように第2のスイッチ手段を切り替える。

[0014]

制御手段および切り替え手段は、連携して、外部からのコマンドまたは信号に応じて、 パルスドップラ方式、伝搬時間差方式、および両方式同時の流量計測モードを切り替えて もよい。

【発明の効果】

[0015]

本発明によれば、パルスドップラ方式および伝搬時間差方式の両方式による流量計測に必要な資源を備えることにより、両方式の流量計測ができるので、流速の広い範囲にわたり高精度の流量計測が可能となる。

【発明を実施するための最良の形態】

[0016]

以下、本発明の実施形態と添付図面とにより本発明を詳細に説明する。なお、複数の図面に同じ要素を示す場合には同一の参照符号を付ける。

[第1の実施形態]

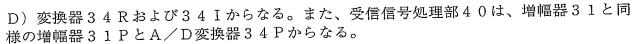
図1は、本発明の第1の実施形態による超音波流量計の構成を示す略ブロック図である。図1において、本発明の超音波流量計1は、パルスドップラ方式の計測系(10+30)と伝搬時間差方式の計測系(11+40)とを兼ね備えることにより、パルスドップラ方式の流量計測と伝搬時間差方式の流量計測とを同時に並行して実施することが可能である。

[0017]

即ち、超音波流量計1は、パルスドップラ方式の流量計測を行うために計測対象の流体 を通す配管の外壁に取り付けられ超音波の送受信を行う電気/超音波トランスデューサ(以下、単に「トランスデューサ」と称する)10、伝搬時間差方式の流量計測を行うため に上記の配管の上流側と下流側の対抗する外壁に取り付けられる一対のトランスデューサ 11 u および 11 d (一括して、単に「11」と記す)、上記のトランスデューサ 10 お よび11に供給する送信パルスのタイミングおよびトランスデューサからの受信信号の処 理タイミングを制御する送受信タイミング制御部20、制御20からの送信起動信号に応 じてトランスデューサ10,12への送信パルスは発生する送信パルス発生器22、パル スドップラ方式計測用のトランスデューサ10からの受信信号からドップラ周波数を検出 するドップラ周波数検出部30、伝搬時間差方式計測用のトランスデューサ11からの受 信信号を処理する受信信号処理部40、伝搬時間差方式の計測計測に関する送受信信号の 切り替えを行うスイッチSW、およびドップラ周波数検出部30からの実部データと虚部 データから流量を算出するとともに受信信号処理部40から渡されるデータからも流量を 算出する演算制御部50からなる。演算制御部50は、図示しないCPU(中央情報処理 装置)を含むマイクロコンピュータからなり、典型的にはROM(読み出し専用記憶装置) に格納されたプログラムの制御下で動作して超音波流量計1全体を制御する。送受信タ イミング制御部20は、個別部品でも構成できるが、例えばPAL(programmable array logic)などを用いて容易に実現することができる。

[0018]

ドップラ周波数検出部30は、トランスデューサ10からの信号を増幅する増幅器31、入力が増幅器31の出力に接続された直交検波器32、直交検波器32からの実部データ出力と虚部データ出力にそれぞれ接続される一対のフィルタ33Rおよび33I、ならびにフィルタ33Rおよび33Iにそれぞれ接続された一対のアナログ/デジタル(A/



[0019]

次に、本発明の本実施形態による超音波流量計1の動作を簡単に説明する。まず、演算制御部50が流量計測開始指示MSを送受信タイミング制御部20に送る。これに応じて、送受信タイミング制御部20は、パルスドップラ方式計測用の送信パルスTDおよび伝搬時間差方式計測用の第1の送信パルス(即ち、例えば上流のトランスデューサ11uに与える送信パルス)TP1を送信するべき旨の指示を送信パルス発生器22に与え、送信パルス発生器22は、即座に送信パルスTDおよびTP1を発信・出力する。これにより、パルスドップラ方式の流量計測と伝搬時間差方式の流量計測が同時に開始される。

[0020]

ドップラ周波数検出部30と演算制御部50が行うパルスドップラ方式の流量算出処理は、従来の方式は勿論、今後考案される流量算出方式も含めて、如何なる流量算出方式で行ってもよい。同様に、受信信号処理部40および演算制御部50が行う伝搬時間差方式の流量算出処理は、従来の方式は勿論、今後考案される流量算出方式も含めて、如何なる流量算出方式で行ってもよい。

$[0\ 0\ 2\ 1\]$

まず、パルスドップラ方式の流量計測では、送信パルスTDがトランスデューサ10に印加されると、トランスデューサ10から超音波信号が配管内に送出され、このエコーがトランスデューサ10で電気信号に変換され、これが受信信号RDとしてトランスデューサ10から取り出される。受信信号RDは、ドップラ周波数検出部30に入力され、ドップラ周波数の検出が行われる。演算制御部50は、ドップラ周波数検出部30から受け取ったデータを基に流速分布および流量を算出する。

[0022]

図2は、送信パルス発生器22、トランスデューサ11u、11dおよび受信信号処理 部40が行う伝搬時間差方式の流量計測動作の例を示すフローチャートである。図2にお いて、スイッチSWの共通端子を接点aに接続し(ステップ102)、送信パルス発生器 22に第1の送信パルスTP1を送信させる(ステップ104)。これにより、超音波パ ルスが上流側のトランスデューサ11uから下流側のトランスデューサ11dに向けて出 力される(ステップ106)。次に、スイッチSWの共通端子を接点bに接続し(ステッ プ108)、トランスデューサ11dからの受信信号RP1を受信信号処理部40にて所 定の間隔で標本化しA/D変換して、結果を演算制御部50に渡す(ステップ110)。 A/D変換が終了した後(ステップ112)、送信パルス発生器22に第2の送信パルス TP2を送信させる(ステップ114)。これにより、超音波パルスが下流側のトランス デューサ11 dから上流側のトランスデューサ11 uに向けて出力される(ステップ11 6)。次に、再びスイッチSWの共通端子を接点aに接続し(ステップ118)、トラン スデューサ11 u からの受信信号 R P 2 を受信信号処理部40 にて所定の間隔で標本化し A/D変換して、結果を演算制御部50に渡す(ステップ120)。A/D変換が終了し た後(ステップ122)、以上の処理を所定の回数だけ繰り返したか否かを判断し、所定 の回数に達するまで処理を繰り返す(ステップ124)。50では、受信信号処理部40 から受け取ったデータを元に流速および流量を算出する。

[0023]

以上述べたように、図1の超音波流量計1は、パルスドップラ方式の計測系(10+30)と伝搬時間差方式の計測系(11+40)とを完備しているので、パルスドップラ方式の流量計測と伝搬時間差方式の流量計測とを同時に並行して実施することが可能である

[0024]

「第2の実施形態〕

図3は、本発明の第2の実施形態による超音波流量計の構成を示す略ブロック図である。図3において、本実施形態の超音波流量計2は、パルスドップラ方式計測用のトランス

デューサ 10 が除去された代わりに、スイッチ SW1 が追加され、スイッチ SW が SW2 に置き換わり、送受信タイミング制御部が 20 から 20 a に置き換わった点を除けば、図 1 の超音波流量計 1 と同じである。したがって、相違点のみを説明する。まず、スイッチ SW の代わりとなった SW2 の接点 a および b は、スイッチ SW1 の接点 a および b にもそれぞれ接続される。スイッチ SW1 の共通端子は、送信パルス発生器 22 の送信信号 T D出力端子およびドップラ周波数検出部 30 の入力端子に接続される。スイッチ SW1 および SW2 の a 接点が上流側のトランスデューサ 11 u に、イッチ SW1 および SW2 の b 接点が下流側トランスデューサ 11 u に、イッチ SW1 および SW2 の

[0025]

本実施形態の超音波流量計2では、ドップラ周波数検出部30と受信信号処理部40とを兼ね備え、1対のトランスデューサ11u、11dは伝搬時間差方式の計測で用いられるとともに、ドップラ方式の流量計測にも利用できるように、スイッチSW1による信号の切り替えが必要となる。

[0026]

次に、本発明の第2の実施形態の超音波流量計2の動作を説明する。まず、演算制御部50が流量計測開始指示MSを送受信タイミング制御部20aに送る。これに応じて、送受信タイミング制御部20aは、パルスドップラ方式と伝搬時間差方式の共用の送信パルスTD(TP1)を送信するべき旨の指示を送信パルス発生器22に与え、送信パルスドップラ方式と伝搬時間差方式の共用の送信パルスTD(TP1)を送信するべき旨の指示を送信パルス発生器22に与え、送信パルスドップラ方式の流量計測が同時に開始される。図4は、本発ップラ方式の流量計測を伝搬時間差方式の流量計測が同時に開始される。図4は、本発明の第2の実施形態によりパルスドップラ方式および伝搬時間差方式の両方式の計測動作を図4に並行して行う際のスイッチの状態および各種信号のタイミングを示す図である。図4において、送受信タイミング制御部20aは、初期設定としてスイッチSW1の共通するとにおいて、送受信タイミング制御部20aは、初期設定としてスイッチSW1の共通する)、スイッチSW2をb側に切り替えておく。上述のように、送信パルス発生器22から送信信号TD兼TP1が出力されると、この信号はスイッチSW1の接点a(以下、ランスデューサ11uに戻り、その他は下流のトランスデューサ11dで感知される。トランスデューサ11uに戻り、その他は下流のトランスデューサ11dで感知される。

[0027]

下流側トランスデューサ11dで感知され変換された受信信号RP1は、接点SW2bを介してスイッチSW2から受信信号処理部40の入力端子に供給され、伝搬時間差方式の流量計測に使用される。

[0028]

一方、トランスデューサ11uに戻った超音波パルスは、電気信号に変換され受信信号RDとなり、これがスイッチSW1の接点aを介してスイッチSW1からドップラ周波数検出部30の入力端子に供給され、パルスドップラ方式の流量計算に使用される。

[0029]

次に、送受信タイミング制御部 2 0 a は、スイッチ SW1 を b 側に切り替え、スイッチ SW2 を a 側に切り替える。そして、送信パルス発生器 2 2 にパルスドップラ式計測用の送信信号 TD (これは、伝搬時間差方式の流量計測で用いる 2 番目の送信信号 TP 2 の役も果たす)を発生させる。この送信信号 TD (=TP 2) は、スイッチ SW1 の接点 b を介して下流のトランスデューサ 1 1 d に供給される。信号 TD はトランスデューサ 1 1 d に供給される。信号 TD はトランスデューサ 1 1 d にで電気信号に変換され受信信号 RP 2 となる。受信信号 RP 2 は、スイッチ SW 2 の接点 a を介してスイッチ SW 2 から受信信号処理部 4 0 の入力端子に供給され、前述の R P 1 とともに伝搬時間差方式の流量計算に使用される。また、トランスデューサ 1 1 d から出力された超音波パルスは、流体内の気泡などで散乱され、散乱波の一部はエコーとしてトランスデューサ 1 1 d に戻り、送信パルス 1 D のエコー信号としてスイッチ 1 S 1 の 1 接点を介してドップラ周波数検出部 1 のに供給される。

[0030]

以上の計測周期を所定の回数だけ繰り返すことにより、パルスドップラ方式の流量計測 と伝搬時間差方式の流量計測とが同時に並行して実施される。

なお、以上の説明では、1計測周期にパルスドップラ方式の計測を2回行ったが、何れ か1回のみ行ってもよい。

[0031]

また、以上述べた両方式同時並列動作では、送信パルス生成器22の伝搬時間差方式用 のパルス出力を使用しなかった。したがって、両方式を同時並列的に行う分には、送信パ ルス生成器22は、一種類のパルスを生成する機能があれば十分である。しかし、図3の 超音波流量計で、異なる仕様の送信パルスを用いて両方式切り替えて動作させる場合を想 定して、送信パルス発生器22にパルスドップラ方式の出力端子と伝搬時間差方式の出力 端子を示した。

[0032]

[第3の実施形態]

図5は、本発明の第3の実施形態による超音波流量計の構成を示す略ブロック図である 。図5において、本実施形態の超音波流量計3は、スイッチSW2および受信信号処理部 40が除去され、送受信タイミング制御部が20aから20bに置き換わり、送信パルス 発生器が22から22aに置き換わり、さらにドップラ周波数検出部が30から30aに 置き換わった点を除けば、図3の超音波流量計2と同じである。したがって、相違点のみ を説明する。ドップラ周波数検出部30aは、フィルタ33RとA/D変換器34Rとの 間にスイッチSW3が挿入され、フィルタ33IとA/D変換器34Iとの間にスイッチ SW4が挿入されたことを除けば、ドップラ周波数検出部30と同じである。

[0033]

即ち、本実施形態では、ドップラ周波数検出部の増幅器およびA/D変換器が、パルス ドップラ方式と伝搬時間差方式の両方に用いられる。したがって、両方式の計測信号処理 を同時並行的に行うことはできないが、両方式を交互に、またはマイクロコンピュータな どの上位のシステムからの切り替え指示により、何れかの方式を選択して、流量計測を行 うことが可能となる。

[0034]

なお、本実施形態では、パルスドップラ方式の流量計測と伝搬時間差方式の流量計測を 交互に行うので、送信パルス発生器 2 2 a は、送信信号出力端子を 1 つのみ有し、送信信 号Tm(m=D,P1またはP2)を発生・出力する。

[0035]

図6は、本実施形態の超音波流量計3の動作におけるスイッチSW1、SW3およびS W4の状態を示す表である。まず、パルスドップラ方式の計測の場合、スイッチSW1, SW3およびSW4をすべてa側に切り替える。これにより、トランスデューサ11u、 スイッチSW1およびドップラ周波数検出部30aからなる回路は、図1のトランスデュ ーサ10およびドップラ周波数検出部30からなる回路と同じになり、パルスドップラ方 式の計測が可能であることがわかる。なお、スイッチSW3およびSW4をa側に、スイ ッチSW1をb側に切り替えれば、下流側のトランスデューサ11dを用いたパルスドッ プラ方式の計測が可能となることは、当業者には明らかである。

[0036]

また、伝搬時間差方式の計測の場合は、スイッチSW3およびSW4をともにb側に切 り替えればよい。これにより、スイッチSW1、増幅器31、スイッチSW4およびA/ D変換器34Iからなる回路は、図1のスイッチSW, 増幅器31PおよびA/D変換器 34 Pからなる回路と同じになり、伝搬時間差方式の計測が可能であることがわかる。伝 搬時間差方式の計測中、スイッチSW1に対しては、図2のスイッチSWと全く同様の切 り替え制御が行われる。なお、SW3は、スイッチ機能としては不要であるが、直交検波 後の正弦および余弦の成分をA/D変換器するまでの信号経路を等しくすることが望まし いため、本実施形態では図示した。

[0037]

「第4の実施形態〕

図7は、本発明の第4の実施形態による超音波流量計の構成を示す略ブロック図である 。図7において、本実施形態の超音波流量計4は、送受信タイミング制御部が20bから 20cに置き換わり、スイッチSW1が6接点択一SW1aに置き換わり、トランスデュ ーサ対12および13が追加された点を除けば、図5の超音波流量計3と同じである。し たがって、相違点のみを説明する。図7(C)に示すように、トランスデューサ対11, 12および13は、配管の周囲にほぼ等間隔に配置される。6接点択一スイッチSW1a は、1つの共通端子と6個の接点を有するスイッチである。6個の接点には、上流側と下 流側のトランスデューサ11 u、11 d、12 u、12 d、13 uおよび13 dが順に接 続されている。したがって、スイッチSW1aは、トランスデューサ対11,12および 13用の部分スイッチSW1-11, SW1-12およびSW1-13が一体になったも のと考えることにする。例えば、部分スイッチSW1―11の上流側のトランスデューサ に接続された接点をSW1-11 uと表し、下流側のトランスデューサに接続された接点 をSW1-11dと表す。また、説明を簡単にするため、任意のトランスデューサをT(=11, 12 or 13) であらわし、例えば、「上流側のトランスデューサT u が接続され るのは、部分スイッチSW1-Tの接点SW1-Taである」という具合に表現する。

[0038]

本実施形態の超音波流量計4では、トランスデューサ対11,12および13の各につ いて、パルスドップラ方式の計測と伝搬時間差方式の計測を行う。

図8は、本実施形態により、トランスデューサ対の1つ、例えば、T (=11,12 or 13) に対して行われる超音波流量計4の動作における、SW3およびSW4の状態を 示す表である。パルスドップラ方式の計測の場合、SW3およびSW4をともにa側に切 り替え、スイッチSW1-Tを例えばSW1-Tu側に切り替える。これにより、上流側 のトランスデューサTu、スイッチSWlaおよびドップラ周波数検出部30aからなる 回路は、図1のトランスデューサ10およびドップラ周波数検出部30からなる回路と同 じになり、パルスドップラ方式の計測が可能であることがわかる。勿論、スイッチSW1 -TをSW1-Td側に切り替え下流側のトランスデューサTdを用いても、ドップラ方 式の計測が可能であることは、当業者には自明である。

[0039]

また、伝搬時間差方式の計測の場合は、スイッチSW3およびSW4をともにb側に切 り替えればよい。これにより、スイッチSW1-T,増幅器31、スイッチSW4および A/D変換器34Ⅰからなる回路は、図1のスイッチSW,増幅器31PおよびA/D変 換器34Pからなる回路と同じになり、伝搬時間差方式の計測が可能であることがわかる 。伝搬時間差方式の計測中、スイッチSW1-Tに対しては、図2のスイッチSWと全く 同様の切り替え制御が行われる(ただし、接点を区別するuおよびdは、aおよびbにそ れぞれ対応する)。

[0040]

この実施例では、トランスデューサを3対用いる例で説明したが、2対でも、4対以上 でも、トランスデューサの個数と、スイッチSW1aの接点数を一致させて調節すること により、実現することができる。

[0041]

以上は、本発明の説明のために実施例を掲げたに過ぎない。したがって、本発明の技術 思想または原理に沿って上述の実施例に種々の変更、修正または追加を行うことは、当業 者には容易である。

[0042]

例えば、第2に実施形態においては、トランスデューサ11uを用いて各計測周期の最 初の送信パルスによるエコー信号からパルスドップラ方式の計測を行ったが、トランスデ ューサ11dを用いて第2の送信パルスによるエコー信号からパルスドップラ方式の計測 を行ってもよい。

[0043]

なお、第3および第4の実施の形態では、パルスドップラ方式と伝搬時間差方式とを交 互に切り替える例であったが、両方式の切り替え方法は、この他にも種々の方法が考えら れる。例えば、外部(例えば、利用者または上位のシステム)からの方式切り替えコマン ドまたは信号を演算制御部50 a が受けられるようにし、この方式切り替えコマンドまた は信号に応じて、演算制御部50 a が送受信タイミング制御部20 b に方式を切り替えさ せるようにしてもよい。

[0044]

また、第1および第2の実施形態においては、パルスドップラ方式と伝搬時間差方式と を同時並列的に行う例を説明したが、例えば、外部(例えば、利用者または上位のシステ ム)からの方式切り替えコマンドまたは信号を演算制御部50が受けられるようにし、こ の方式切り替えコマンドまたは信号に応じて、演算制御部 5 0 a が送受信タイミング制御 部にパルスドップラ方式、伝搬時間差方式、および両方式同時の流量計測モードを切り替 えさせるようにしても良い。

【図面の簡単な説明】

[0045]

- 【図1】本発明の第1の実施形態による超音波流量計の構成を示す略ブロック図であ る。
- 【図2】送信パルス発生器22、トランスデューサ11u、11dおよび受信信号処 理部40が行う伝搬時間差方式の流量計測動作の例を示すフローチャートである。
- 【図3】本発明の第2の実施形態による超音波流量計の構成を示す略ブロック図であ る。
- 【図4】本発明の第2の実施形態により両方式の計測動作を同時に並行して行う過程 におけるスイッチの状態と信号のタイミングを示す図である。
- 【図5】本発明の第3の実施形態による超音波流量計の構成を示す略ブロック図であ
- 【図6】本発明の第3の実施形態の超音波流量計3の動作におけるスイッチSW1、 SW3およびSW4の状態を示す表である。
- 【図7】本発明の第4の実施形態による超音波流量計の構成を示す略ブロック図であ る。
- 【図8】本発明の第4の実施形態により、トランスデューサ対の1つ(例えば、T= 11, 12 or 13) に対して行われる超音波流量計4の動作における、スイッチSW 1a、SW3およびSW4の状態を示す表である。

【符号の説明】

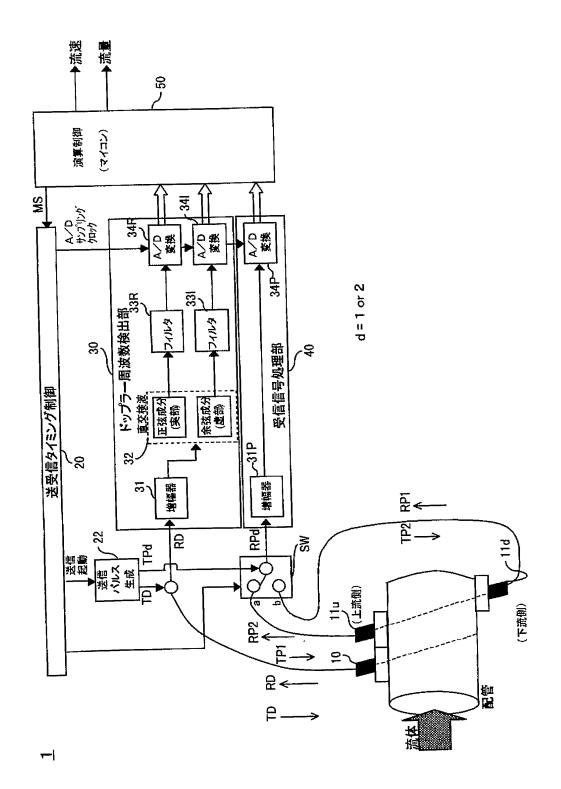
[0046]

- 1~4 本発明の超音波流量計
- 11~13 電気/超音波トランスデューサ
- 20、20a、20b 送受信タイミング制御部
- 22、22a 送信パルス発生器
- 30、30a ドップラ周波数検出部
- 増幅器 3 1
- 3 2 直交検波器
- フィルタ 3 3
- A/D変換器 3 4
- 40 受信信号処理部
- 50、50a 演算制御部
- SW1~SW4 スイッチ

【書類名】図面

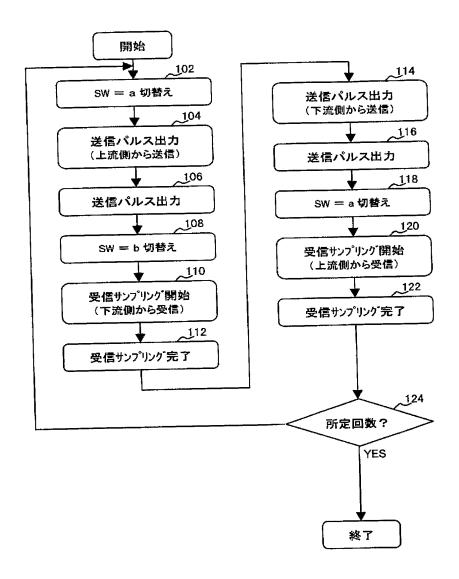
【図1】

本発明の第1の実施形態による超音波流量計の構成を示す略ブロック図



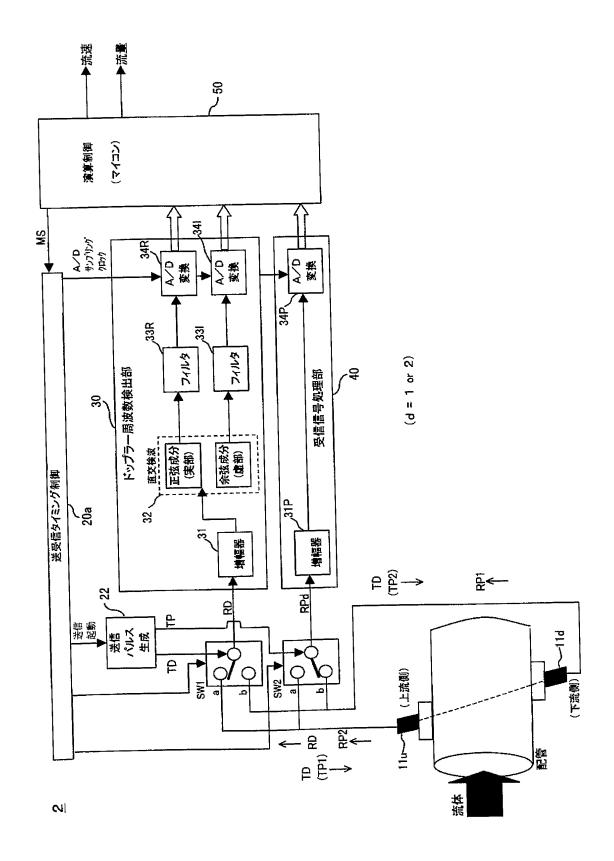
【図2】

送信パルス発生器22、トランスデューサ11u、11dおよび受信信号処理部40が行う 伝搬時間差方式の流量計測動作の例を示すフローチャート



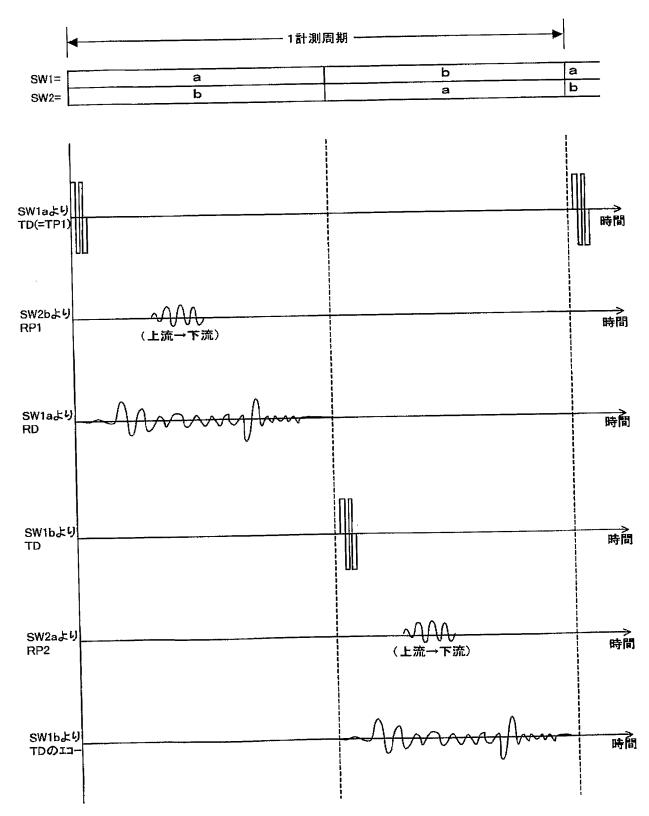
【図3】

本発明の第2の実施形態による超音波流量計の構成を示す略ブロック図



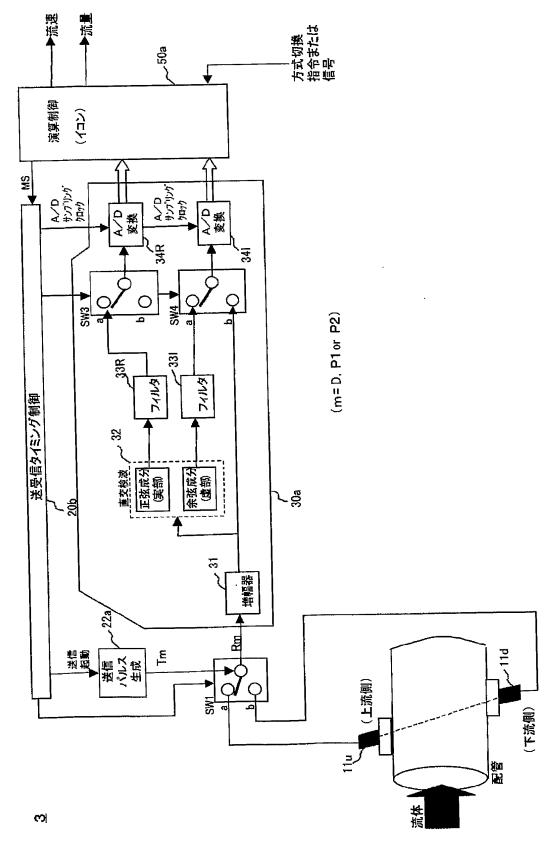
【図4】

本発明の第2の実施形態により両方式の計測動作を同時に並行して行う過程における スイッチの状態と信号のタイミングを示す図



【図5】

本発明の第3の実施形態による超音波流量計の構成を示す略ブロック図



【図6】

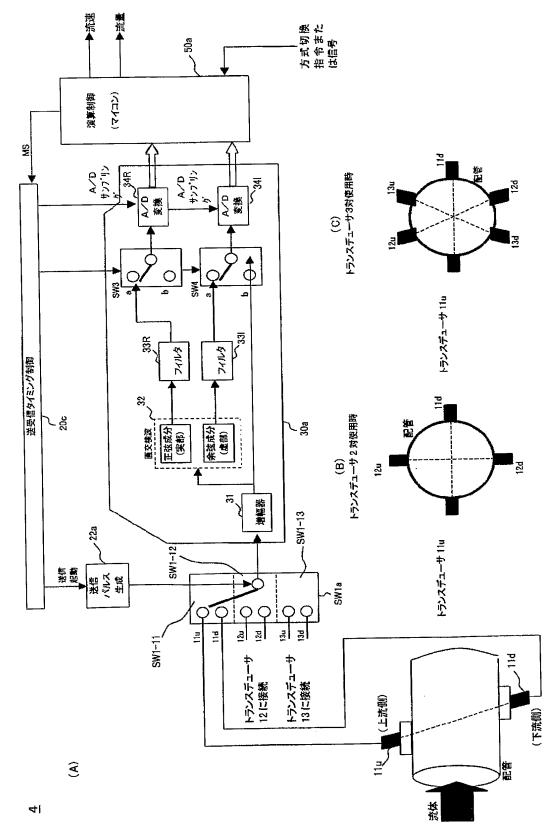
本発明の第3の実施形態の超音波流量計3の動作におけるスイッチSW1、SW3およびSW4の状態を示す表

計測動作ににおけるSW1~SW3の状態

計測方式	SW3ŁSW4	SW1
ドップラー方式	а	а
伝播時間差方式	b	図2のSWと同じ

【図7】

本発明の第4の実施形態による超音波流量計の構成を示す略ブロック図



【図8】

本発明の第4の実施形態により、トランスデューサ対の1つ(例えば、T=11, 12or13)に対して行われる超音波流量計4の動作における、スイッチSW1a、SW3およびSW4の状態を示す表

計測方	式	sw3Łsw4	SW1-T (T=11, 12or13)
ドップラー方式		а	SW1-Tu
伝播時間差方式	トランスシ [*] ューサ 11 12 13	b	SW1-Tを図2のSW と同じに制御する。 但し、uとdは図2のa とbに対応する。

ページ: 1/E

【書類名】要約書

【要約】

【課題】 パルスドップラ方式および伝搬時間差方式の両方式を用いることにより、流速の広い範囲にわたり高精度の流量計測を可能とする。

【解決手段】

本本発明の超音波流量計は、パルスドップラ方式の流量計測と伝搬時間差方式の流量計測に必要な資源を備え、各方式に応じて回路を切り替えるスイッチ回路およびスイッチ回路の切替を適切に行う制御部を備えることにより、両方式の流量計測が可能である。各方式の流量計測に必要な資源を兼備すれば、両方式の流量計測を常時並列に可能となる(実施形態1,2)。パルスドップラ方式の流量計測に用いる資源の一部を利用して伝搬時間差方式の流量計測を行う場合は、両方式を切り替えて実施することになる(実施形態3)。後者の方式では、トランスデューサの対を複数用いた実施例も開示する(実施形態4)

【選択図】図1

特願2004-055250

出願人履歷情報

識別番号

[591083244]

1. 変更年月日

2001年 7月 5日

[変更理由]

名称変更 住所変更

住 所

東京都千代田区三番町6番地17

氏 名

富士電機システムズ株式会社